(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété Intellectuelle
Bureau international

(43) Date de la publication internationale
11 janvier 2001 (11.01.2001)

PCT

(10) Numéro de publication internationale
WO 01/02955 A1

(51) Classification internationale des brevets⁷: G06F 9/45

(21) Numéro de la demande internationale:
PCT/FR00/01815

(22) Date de dépôt international: 28 juin 2000 (28.06.2000)

(25) Langue de dépôt: français

(26) Langue de publication: français

(30) Données relatives à la priorité:
99/08460 1 juillet 1999 (01.07.1999) FR

(71) Déposants (*pour tous les États désignés sauf US*): BULL CP8 [FR/FR]; 68, route de Versailles, f-78430 Louveciennes (FR). INSTITUT NATIONAL DE LA RECHERCHE EN INFORMATIQUE ET EN AUTOMATIQUE [FR/FR]; Domaine de Voluceau, Rocquencourt, F-78153 Le Chesnay Cedex (FR). CENTRE NATIONAL DE LA RECHERCHE SCIENTIQUE (CNRS) [FR/FR]; 3, rue Michel-Ange, F-75794 Paris Cedex 16 (FR).

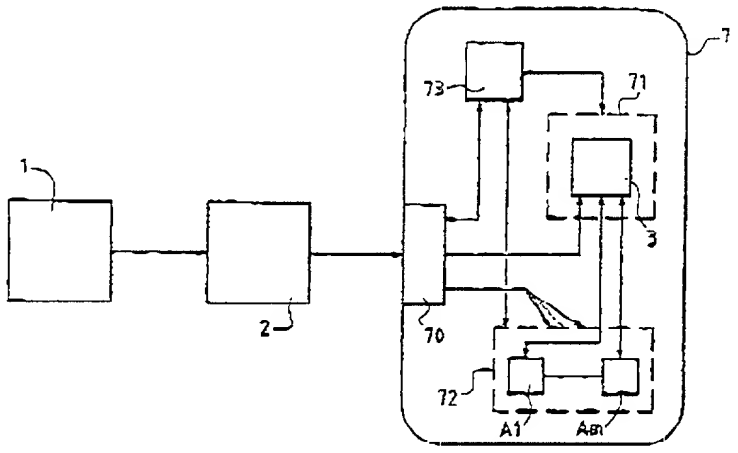
(72) Inventeurs; et

(75) Inventeurs/Déposants (*pour US seulement*): GOIRE, Christian [FR/FR]; 8, allée du Mail, F-78340 Les Clayes-sous-Bois (FR). JENSEN, Thomas [FR/FR]; IRISA/INRIA, Campus Universitaire de Beaulieu, F-35042 Rennes Cedex (FR). FRADET, Pascal [FR/FR]; IRISA/INRIA, Campus Universitaire de Beaulieu, F-35042 Rennes Cedex (FR). LE METAYER, Daniel [FR/FR]; IRISA/INRIA, Campus Universitaire de Beaulieu, F 35042

[Suite sur la page suivante]

(54) Title: METHOD FOR VERIFYING CODE TRANSFORMERS FOR AN INCORPORATED SYSTEM, IN PARTICULAR IN A CHIP CARD

(54) Titre: PROCEDE DE VERIFICATION DE TRANSFORMATEURS DE CODES POUR UN SYSTEME EMBARQUE, NOTAMMENT SUR UNE CARTE A PUCE



(57) Abstract: The invention concerns a method for verifying a transformer of source code into a transformed code designed for an incorporated system (7). The method comprises at least steps which consist in: determining a single virtual machine factoring the behaviour of said two codes (1, 3); determining for each of said source (1) and transformed (3) codes a plurality of functions called auxiliary functions representing residual differences between said source (1) and transformed (3) codes; and a step which consists in verifying a property of correspondence between the auxiliary functions, the code transformer (2) verification resulting from the latter step. The invention is particularly applicable to chip cards (7).

[Suite sur la page suivante]

WO 01/02955 A1